

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Котова Лариса Анатольевна
Должность: Директор филиала
Дата подписания: 14.09.2023 11:30:31
Уникальный программный ключ:
10730ffe6b1ed036b744b6e9d97700b86e5c04a7

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение
высшего образования
«Национальный исследовательский технологический университет «МИСиС»
Новотроицкий филиал

Рабочая программа дисциплины (модуля) Основы микропроцессорной техники

Закреплена за подразделением Кафедра электроэнергетики и электротехники (Новотроицкий филиал)

Направление подготовки 09.03.03 Прикладная информатика

Профиль Прикладная информатика в технических системах

Квалификация **Бакалавр**

Форма обучения **заочная**

Общая трудоемкость **4 ЗЕТ**

| | | |
|-------------------------|-----|---|
| Часов по учебному плану | 144 | Формы контроля на курсах: зачет с оценкой 5 курсовая работа 5 |
| в том числе: | | |
| аудиторные занятия | 20 | |
| самостоятельная работа | 120 | |
| часов на контроль | 4 | |

Распределение часов дисциплины по курсам

| Курс | 5 | | Итого | |
|-------------------|-----|-----|-------|-----|
| | уп | рп | | |
| Лекции | 8 | 18 | 8 | 18 |
| Лабораторные | 4 | 9 | 4 | 9 |
| Практические | 8 | 18 | 8 | 18 |
| Итого ауд. | 20 | 45 | 20 | 45 |
| Контактная работа | 20 | 45 | 20 | 45 |
| Сам. работа | 120 | 63 | 120 | 63 |
| Часы на контроль | 4 | 36 | 4 | 36 |
| Итого | 144 | 144 | 144 | 144 |

Программу составил(и):

к.т.н., доцент, Усатый Д. Ю.

Рабочая программа

Основы микропроцессорной техники

Разработана в соответствии с ОС ВО:

Самостоятельно устанавливаемый образовательный стандарт высшего образования - бакалавриат Федеральное государственное автономное образовательное учреждение высшего образования «Национальный исследовательский технологический университет «МИСиС» по направлению подготовки 09.03.03 Прикладная информатика (приказ от 05.03.2020 г. № 95 о.в.)

Составлена на основании учебного плана:

09.03.03 Прикладная информатика, 09.03.03_22_Прикладная информатика ПрПИВТС_заоч.rlx Прикладная информатика в технических системах, утвержденного Ученым советом ФГАОУ ВО НИТУ "МИСиС" в составе соответствующей ОПОП ВО 30.11.2021, протокол № 35

Утверждена в составе ОПОП ВО:

09.03.03 Прикладная информатика, Прикладная информатика в технических системах, утвержденной Ученым советом ФГАОУ ВО НИТУ "МИСиС" 30.11.2021, протокол № 35

Рабочая программа одобрена на заседании

Кафедра электроэнергетики и электротехники (Новотроицкий филиал)

Протокол от 09.06.2022 г., №6

Руководитель подразделения к.п.н., доцент Мажирин Р.Е.

1. ЦЕЛИ ОСВОЕНИЯ

| | |
|-----|--|
| 1.1 | Формирование знаний о принципах построения микропроцессорных систем (МПС), микропроцессоров и микроконтроллеров, их функционирования, приобретения навыков программирования, моделирования и отладки электронных устройств на микроконтроллерах. |
| 1.2 | Задачи: формирование у студентов необходимых знаний в области построения микропроцессорной базы и анализ команд, используемых при настройке микропроцессоров. |

2. МЕСТО В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

| | | |
|------------|---|------|
| Блок ОП: | | Б1.В |
| 2.1 | Требования к предварительной подготовке обучающегося: | |
| 2.1.1 | Электротехника, электроника и схемотехника | |
| 2.1.2 | Вычислительные системы, сети и телекоммуникации | |
| 2.1.3 | Языки программирования | |
| 2.1.4 | Информатика | |
| 2.2 | Дисциплины (модули) и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее: | |

3. РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ, СООТНЕСЕННЫЕ С ФОРМИРУЕМЫМИ КОМПЕТЕНЦИЯМИ

| | |
|---|--|
| ПК-1: Способен выполнять работы по критическому анализу функционирования технических систем, выявлять объекты информатизации и осуществлять работу по созданию или совершенствованию информационной системы | |
| Знать: | |
| ПК-1-31 методы проведения эксперимента, виды и планы эксперимента, их особенности и область применения | |
| ОПК-2: Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности | |
| Знать: | |
| ОПК-2-31 технические характеристики, конструкционные особенности разрабатываемых и используемых технических средств | |
| ПК-1: Способен выполнять работы по критическому анализу функционирования технических систем, выявлять объекты информатизации и осуществлять работу по созданию или совершенствованию информационной системы | |
| Уметь: | |
| ПК-1-У1 определять цели и задачи эксперимента, составлять план эксперимента | |
| ОПК-2: Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности | |
| Уметь: | |
| ОПК-2-У1 применять методы проведения комплексного технико-экономического анализа для обоснованного принятия решений | |
| ПК-1: Способен выполнять работы по критическому анализу функционирования технических систем, выявлять объекты информатизации и осуществлять работу по созданию или совершенствованию информационной системы | |
| Владеть: | |
| ПК-1-В1 методами расчета погрешностей функций, приближенных значений параметров при оценке основных производственных фондов | |
| ОПК-2: Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности | |
| Владеть: | |
| ОПК-2-В1 методами проведения комплексного технико-экономического анализа для обоснования принятия решений | |

4. СТРУКТУРА И СОДЕРЖАНИЕ

| Код занятия | Наименование разделов и тем /вид занятия/ | Семестр / Курс | Часов | Формируемые индикаторы компетенций | Литература и эл. ресурсы | Примечание | КМ | Выполняемые работы |
|-------------|--|----------------|-------|------------------------------------|--------------------------|------------|----|--------------------|
| | Раздел 1. Раздел 1. Микроконтроллеры. Общие сведения | | | | | | | |

| | | | | | | | | | |
|-------------------------------------|---|---|---|---|---|-------------------|--|--|--|
| 1.1 | Обзор микроконтроллеров фирмы SIEMENS. Система обозначений микроконтроллеров SIEMENS. Архитектура микроконтроллера SIEMENS. Архитектура ядра микроконтроллера SIEMENS. Цоколевка микроконтроллера SIEMENS. Структурная схема микроконтроллера SIEMENS /Лек/ | 5 | 5 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5 | | | | |
| 1.2 | Система обозначений микроконтроллеров SIEMENS Цоколевка микроконтроллера SIEMENS /Пр/ | 5 | 5 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | | |
| 1.3 | Создание проекта в TIA PORTAL" /Лаб/ | 5 | 2 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | | |
| 1.4 | Анализ альтернативных микроконтроллеров других производителей. Исследование пинов микроконтроллера SIEMENS. Дисассемблирование программного кода на базе TIA Portal /Ср/ | 5 | 8 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | | | | |
| Раздел 2. Раздел 2. Регистры | | | | | | | | | |
| 2.1 | Память программ. Оперативная память. Энергонезависимая память данных. Работа с портами ввода-вывода. Регистр состояния SREG. Флаги регистра SREG. /Лек/ | 5 | 4 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5 | | | | |
| 2.2 | Работа с портами ввода-вывода Регистр состояния SREG /Пр/ | 5 | 4 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | | | | |
| 2.3 | Разработка релейных управляющих программ /Лаб/ | 5 | 2 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | | |
| 2.4 | Работа с численными величинами в STEP 7 /Лаб/ | 5 | 2 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | | |
| 2.5 | Память программ. Память данных. Счетчик команд и выполнение программы. Команды условного и безусловного перехода. Таблица векторов и обработка прерываний. /Ср/ | 5 | 5 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | | | | |

| | | | | | | | | |
|-----|--|---|----|---|--|-------------------|--|----|
| | Раздел 3. Раздел 3. Таймеры | | | | | | | |
| 3.1 | 8-битный таймер-счетчик Т0. 16-битный таймер-счетчик Т1. 8-битный таймер-счетчик Т2. Сторожевой таймер прерывания. Внешние прерывания. Режимы пониженного энергопотребления. Тактирование микроконтроллера. Генератор с внешним резонатором. Низкочастотный кварцевый генератор. Внешний сигнал синхронизации. Генератор с внешней RC-цепочкой. Внутренний калиброванный RC-генератор. Аналоговый компаратор /Лек/ | 5 | 5 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5 | | | |
| 3.2 | 8-битный таймер-счетчик Т0 16-битный таймер-счетчик Т1 /Пр/ | 5 | 5 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | |
| 3.3 | Использование таймеров и счетчиков в STEP 7 /Лаб/ | 5 | 3 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | |
| 3.4 | Выполнение курсовой работы. /Ср/ | 5 | 10 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Л3.3 Э1 Э2 Э3 Э4 Э5 | | | |
| | Раздел 4. Раздел 4. Индикация | | | | | | | |
| 4.1 | Аналого-цифровой преобразователь. Семисегментный индикатор. Динамическая индикация символов. /Лек/ | 5 | 4 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5 | | | Р5 |
| 4.2 | Семисегментный индикатор Динамическая индикация символов /Пр/ | 5 | 4 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5 | Групповое занятие | | Р5 |
| 4.3 | Предделители таймеров. Режимы работы таймеров. Управление тактовым сигналом. Аналоговый компаратор. Функционирование и повышение точности преобразования АЦП /Ср/ | 5 | 11 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5 | | | Р5 |
| 4.4 | Подготовка к экзамену /Ср/ | 5 | 29 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Л3.3 Э1 Э2 Э3 Э4 Э5 | | | |

| | | | | | | | | |
|-----|-------------------------------|---|----|---|---|--|--|--|
| 4.5 | Проведение экзамена /Экзамен/ | 5 | 36 | ПК-1-31 ПК-1-У1 ПК-1-В1 ОПК-2-31 ОПК-2-У1 ОПК-2-В1 | Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э3 Э4 Э5 | | | |
|-----|-------------------------------|---|----|---|---|--|--|--|

5. ФОНД ОЦЕНОЧНЫХ МАТЕРИАЛОВ

5.1. Контрольные мероприятия (контрольная работа, тест, коллоквиум, экзамен и т.п), вопросы для самостоятельной подготовки

| Код КМ | Контрольное мероприятие | Проверяемые индикаторы компетенций | Вопросы для подготовки |
|--------|---|------------------------------------|--|
| КМ1 | Лабораторная работа №1 "Создание проекта в TIA PORTAL" | ПК-1-31;ПК-1-У1;ПК-1-В1 | <ol style="list-style-type: none"> 1. Раскройте понятие «микропроцессорная система управления». Какие существуют синонимы данного понятия? 2. Что такое дискретный вход или выход? Как определяются их состояния? 3. Понятие и состав программного обеспечения. Операционная система. Система программирования. Прикладная программа. 4. Как создать проект в системе программирования TIA (Totally Integrated Automation) Portal (V13)? 5. В чем вы видите достоинства и (или) недостатки микропроцессорных систем управления? 6. Дайте характеристику дискретным входам и выходам контроллера S7-1200. 7. Нарисуйте схему подключения кнопки с замыкающим контактом к дискретному входу DIa.2. 8. Нарисуйте схему подключения светодиода к дискретному выходу DQb.1. |
| КМ2 | Лабораторная работа №2 "Разработка релейных управляющих программ" | ПК-1-31;ПК-1-У1;ПК-1-В1 | <ol style="list-style-type: none"> 1. Определите понятие бит/байт. Какое максимальное число можно записать в 1 байт? 2. Что такое дискретный вход или выход? Как определяются их состояния? 3. На каких языках могут создаваться прикладные программы в системе программирования TIA Portal (V13)? 4. Как объявляются переменные и присваиваются символьные имена дискретным входам и выходам? 5. Каков принцип работы логического оператора NOT? 6. Каков принцип работы логического оператора AND? 7. Каков принцип работы логического оператора OR? |
| КМ3 | Лабораторная работа №3 "Работа с численными величинами в STEP 7" | ПК-1-31;ПК-1-У1;ПК-1-В1 | <ol style="list-style-type: none"> 1. Поясните работу блока MOVE. Как реализовать этот блок на языке STL? 2. Как произвести загрузку ACCU2? Приведите программу реализации загрузки. 3. Покажите способы обмена данными между двумя аккумуляторами процессора ACCU1 и ACCU2? 4. Какие действия с аккумулятором процессора выполняют команды SAW и CAD? 5. Приведите пример программы на языке STL загрузки и выгрузки данных из маркерной памяти в аккумулятор ACCU2 и обратно. 6. Какими командами реализуются арифметические функции? 7. Сколько базовых типов данных и каких используются при реализации команд арифметических операций? 8. Какие форматы выполнения арифметической операции поддерживаются языками программирования? |

| | | | |
|-----|---|-------------------------|--|
| КМ4 | Лабораторная работа №4 "Использование таймеров и счетчиков в STEP 7" | ПК-1-31;ПК-1-У1;ПК-1-В1 | <p>1. Какие основные принципы реализации программных счетчиков в STEP 7? Поясните структуру слова счетчиков.</p> <p>2. Каким образом происходит начальная установка счетчиков? Приведите пример начальной установки и поясните содержания слова счётчика при этом.</p> <p>3. Как выделяются и используются отдельные биты слова счетчиков для реализации многотактных схем?</p> <p>4. Приведите пример реализации многотактной схемы на счетчиках и поясните её работу.</p> <p>5. Основные принципы реализации таймеров. Какие команды используются для управления таймерами?</p> <p>6. Типы таймеров. Временные диаграммы работы таймеров.</p> <p>7. Какую структуру имеет таймерное слово? Назначение полей таймерного слова.</p> <p>8. Приведите пример реализации генератора. Поясните принцип работы схемы генератора</p> |
|-----|---|-------------------------|--|

5.2. Перечень работ, выполняемых по дисциплине (Курсовая работа, Курсовой проект, РГР, Реферат, ЛР, ПР и т.п.)

| Код работы | Название работы | Проверяемые индикаторы компетенций | Содержание работы |
|------------|---|------------------------------------|---|
| P1 | Лабораторная работа №1 "Создание проекта в TIA PORTAL" | ПК-1-31;ПК-1-У1;ПК-1-В1 | |
| P2 | Лабораторная работа №2 "Разработка релейных управляющих программ" | ПК-1-31;ПК-1-У1;ПК-1-В1 | |
| P3 | Лабораторная работа №3 "Работа с численными величинами в STEP 7" | ПК-1-31;ПК-1-У1;ПК-1-В1 | |
| P4 | Лабораторная работа №4 "Использование таймеров и счетчиков в STEP 7" | ПК-1-31;ПК-1-У1;ПК-1-В1 | |
| P5 | Курсовая работа | ПК-1-31;ПК-1-У1;ПК-1-В1 | <p>1. Описание технологического процесса (сценария из Factori IO).</p> <p>2. Выбор технических средств автоматизации (датчики, исполнительные механизмы, контроллер).</p> <p>3. Разработка циклограммы технологического процесса.</p> <p>4. Разработка программного обеспечения.</p> <p>5. Результаты тестирования системы автоматизации (в виде временных диаграмм, полученных с помощью инструмента "Traces" в программе TIA Portal при симуляции проекта).</p> |

5.3. Оценочные материалы, используемые для экзамена (описание билетов, тестов и т.п.)

Федеральное государственное автономное образовательное учреждение высшего образования

Национальный исследовательский технологический университет

«Московский институт стали и сплавов»

Новотроицкий филиал

Кафедра ЭиЭ

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №0

По учебному курсу "Основы микропроцессорной техники"

Направление 09.03.03 «Прикладная информатика»

1. Основные характеристики микроконтроллера SIEMENS.

Задача 1. Разработать программу, осуществляющую суммирование двух 4-х разрядных двоичных чисел. Первое число подается на выходы PA0-PA3, второе PA4-PA7, результат выводится на семисегментный индикатор в десятичном коде (используется 2 разряда).

Дистанционно экзамен может проводиться в LMS Canvas. Экзаменационный тест содержит 30 заданий. На решение отводится 30 минут. Разрешенные попытки - одна.

Образец заданий для экзамена, проводимого дистанционно в LMS Canvas (ОПК-2; УК-4; ПК-3):

1. Назовите определение понятию система счисления
 - совокупность цифр I, V, X, L, C, D, M;
 - совокупность цифр 0, 1, 2, 3, 4, 5, 6, 7, 8, 9;
 - принятый способ записи чисел;
 - множество натуральных чисел.
2. Определите, что является принятым способом записи чисел
 - система;
 - система счисления;
 - таблица;
 - массив.
3. Определите, какие цифры используются в двоичной системе
 - 0 и 1;
 - 1 и 2;
 - 0 – 9;
 - 0 – 2.
4. Укажите координируемое устройство ПК
 - Системный блок;
 - Клавиатура;
 - Монитор;
 - Мышь.
5. Укажите вид памяти, который является энергозависимой памятью
 - постоянная память;
 - оперативная память;
 - внешняя память;
 - кэш-память.
6. Устройства ПК, используемые для восприятия информации из внешнего мира
 - центральный процессор и оперативная память;
 - Монитор;
 - клавиатура, мышь, накопители на магнитных дисках;
 - Оперативная память и мышь.
7. Устройства ПК, используемые для обработки полученной информации
 - клавиатура, мышь, накопители на магнитных;
 - дисках центральный процессор и оперативная память;
 - монитор;
 - оперативная память и мышь.
8. Определите, какой вид памяти предназначен только для чтения
 - оперативная память;
 - внешняя память;
 - кэш-память;
 - периферийные устройства, постоянная память.
9. Укажите вид памяти, являющийся энергозависимой памятью с произвольным доступом для чтения и записи
 - оперативная память;
 - постоянная память;
 - внешняя память;
 - кэш-память.
10. Укажите вид памяти, используемый для хранения программ и данных во время их выполнения
 - кэш-память;
 - постоянная память;
 - внешняя память;
 - кэш-память, оперативная память.

11. Система команд, типы обрабатываемых данных, режимы адресации и принципы работы микропроцессора – это
 - макроархитектура;
 - микроархитектура;
 - миниархитектура;
 - моноархитектура.
12. Что является структурным элементом формата любой команды?
 - регистр;
 - адрес ячейки;
 - операнд;
 - код операции (КОП).
13. По числу больших интегральных схем (БИС) в микропроцессорном комплекте различают микропроцессоры
 - одноканальные, многоканальные и многоканальные секционные;
 - одноадресные, многоадресные и многоадресные секционные;
 - однокристалльные, многокристалльные и многокристалльные секционные;
 - одноразрядные, многоразрядные и многоразрядные секционные.
14. Какие микропроцессоры могут быть применены для решения широкого круга разно-образных задач (их эффективная производительность слабо зависит от проблемной специфики решаемых задач)?
 - универсальные микропроцессоры;
 - цифровые микропроцессоры;
 - асинхронные микропроцессоры;
 - синхронные микропроцессоры.
15. С помощью чего микропроцессор координирует работу всех устройств цифровой системы?
 - с помощью шины данных;
 - с помощью шины адреса;
 - с помощью шины управления;
 - с помощью постоянного запоминающего устройства (ПЗУ).
16. Команды распределяют: по функциональному назначению, передача данных, обработка данных, передача управления и ...
 - без адресное;
 - одноадресное;
 - дополнительное;
 - двухадресное.
17. Как называется процедура или схема преобразования информации об операнде в его исполнительный адрес?
 - режим кодирования памяти;
 - режим адресации памяти;
 - режим формата памяти;
 - режим обслуживания памяти.
18. Что называется Вводом/выводом (ВВ)?
 - разрядностью, т.е. максимальным числом одновременно обрабатываемых двоичных разрядов;
 - адреса ячейки памяти, в которой находится окончательный исполнительный адрес;
 - поле памяти с упорядоченной последовательностью записи и выборки информации;
 - передача данных между ядром ЭВМ, включающим в себя микропроцессор и основную память, и внешними устройствами (ВУ).
19. Как называются микропроцессоры, в которых начало и конец выполнения операций задаются устройством управления?
 - универсальные микропроцессоры;
 - цифровые микропроцессоры;
 - асинхронные микропроцессоры;
 - синхронные микропроцессоры.
20. Одним из способов обмена памяти к внешним устройствам является
 - режим прямого доступа к памяти;
 - режим формирования сигналов прерываний в памяти;
 - режим программного управления памятью;
 - режим обслуживания памяти.
21. Сколько адресных входов имеет микросхема памяти 256x4?
 - 8;
 - 11;
 - 13;

- 16.
- 22. Сколько адресных входов имеет микросхема памяти 2Kx8?
 - 8;
 - 11;
 - 13;
 - 16.
- 23. Микропроцессорная система какого типа разрабатывается чаще всего?
 - разработка не требуется, используются готовые системы;
 - компьютер;
 - микрокомпьютер;
 - микроконтроллер.
- 24. Какой режим микропроцессорных систем используется для передачи больших массивов информации между памятью и внешним устройством?
 - ожидания;
 - прерывания;
 - прямого доступа к памяти;
 - прямой передачи данных.
- 25. Каково назначение контроллера прямого доступа к памяти?
 - ускорить обмен между памятью и внешним устройством;
 - срочное обслуживание внешнего устройства;
 - выработка временных задержек;
 - организация обмена в последовательном коде.
- 26. Выберите неверное утверждение:
 - PCI — немультимплексируемая шина;
 - количество слотов шины PCI мало;
 - PCI — быстродействующая шина;
 - на шине PCI возможен синхронный и асинхронный обмен.
- 27. К какой шине персонального компьютера подключается больше всего устройств?
 - к системной шине;
 - к шине памяти;
 - к локальной шине;
 - к шине AGP.
- 28. Каково назначение контроллера приоритетных прерываний?
 - ускорить обмен между памятью и внешним устройством;
 - срочное обслуживание внешнего устройства;
 - выработка временных задержек;
 - организация обмена в последовательном коде.
- 29. Какой режим микропроцессорных систем используется для передачи больших массивов информации между внешними устройствами?
 - ожидания;
 - прерывания;
 - прямого доступа к памяти;
 - прямой передачи данных.
- 30. Каково назначение программного таймера?
 - ускорить обмен между памятью и внешним устройством;
 - срочное обслуживание внешнего устройства;
 - выработка временных задержек;
 - организация обмена в последовательном коде.

5.4. Методика оценки освоения дисциплины (модуля, практики. НИР)

Оценка результатов защиты курсовой работы осуществляется по бальной системе («отлично», «хорошо», «удовлетворительно», «неудовлетворительно»). Курсовая работа считается выполненной успешно, если при её оценивании получена оценка не ниже «удовлетворительно».

При поведении защиты в форме устного опроса критериями оценки являются

«Отлично»: Работа содержит грамотно изложенную расчетную базу, характеризуется отсутствием ошибок в расчетах, логичным и последовательным изложением материала в пояснительной части. При защите работы студент показывает глубокие знания вопросов темы; свободно оперирует расчетными данными; легко отвечает на поставленные вопросы.

«Хорошо»: Работа содержит грамотно изложенную расчетную базу, характеризуется отсутствием ошибок в расчетах, логичным и последовательным изложением материала в пояснительной части. При защите работы студент показывает знания вопросов темы; без особых затруднений отвечает на поставленные вопросы.

«Удовлетворительно»: Работа содержит расчетную базу, характеризуется наличием отдельных ошибок в расчетах. При защите студент проявляет неуверенность, показывает слабое знание вопросов темы, не дает полного, аргументированного ответа на заданные вопросы.

«Неудовлетворительно»: Работа не содержит расчетную базу, не отвечает требованиям, изложенным в методических указаниях, имеет значительные ошибки в расчетах. При защите студент затрудняется отвечать на поставленные вопросы по теме, не знает теории вопроса, при ответе допускает существенные ошибки.

Оценка результатов экзамена осуществляется по бальной системе («отлично», «хорошо», «удовлетворительно», «неудовлетворительно»). Экзамен считается пройденным успешно, если при его проведении получена оценка не ниже «удовлетворительно».

При поведении экзамена в письменной форме критериями оценки являются

«Отлично»: Оба вопроса билета изложены полно (в рамках программы курса или лекционного курса) и точно. Способность самостоятельно мыслить, ясно и последовательно излагать содержание ответа, умение обобщать материал, делать выводы. Правильные ответы на дополнительные (проверочные) вопросы в рамках билета. Подробное изложение основных положений ответа в Листе устного опроса.

«Хорошо»: Оба вопроса или один из них в целом раскрыты, но изложены недостаточно полно (не менее, чем на 80 – 90 %), либо в ответе содержатся неточности (в именах, хронологии, в названии термина при понимании его сути и т.д.). Наличие достаточно подробных записей в Листе устного опроса.

«Удовлетворительно»: Изложение каждого вопроса в не менее, чем на 60 %, грубые ошибки в периодизациях, классификациях, трактовке основных понятий и т.д. Незнание одного из вопросов может быть компенсировано другим вопросом (на усмотрение преподавателя) при соответствующей записи в Листе устного опроса. Непоследовательное изложение материала, неумение делать выводы.

«Неудовлетворительно»: Отсутствие записей в Листе устного опроса, отказ от ответа, подмена одного вопроса другим, наличие шпаргалки. Изложение вопросов менее, чем на 60 %. Незнание основных понятий и положений темы. Неспособность связно изложить материал.

При поведении экзамена в форме компьютерного тестирования критериями оценки являются:

«Отлично»: Получение более 90 % баллов по тесту при выполнении теста за регламентированное время

«Хорошо»: Получение от 75 до 90 % баллов по тесту при выполнении теста за регламентированное время

«Удовлетворительно»: Получение от 50 до 75 % баллов по тесту при выполнении теста за регламентированное время

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ**6.1. Рекомендуемая литература****6.1.1. Основная литература**

| | Авторы, составители | Заглавие | Библиотека | Издательство, год, эл. адрес |
|------|---------------------|---|------------|---|
| Л1.1 | Пильщиков В.Н. | Программирование на языке ассемблера IBM PC : учебное пособие | | Москва: Диалог-МИФИ, 2014, http://biblioclub.ru/index.php?page=book&id=447687 |
| Л1.2 | Новиков Ю.В. | Основы микропроцессорной техники: Учебное пособие | | М.: БИНОМ, 2012, |

6.1.2. Дополнительная литература

| | Авторы, составители | Заглавие | Библиотека | Издательство, год, эл. адрес |
|------|---------------------|---|------------|--|
| Л2.1 | Данилов И.А. | Общая электротехника с основами электроники: Учеб. пособие | | М.: Высшая школа, 2000, |
| Л2.2 | Водовозов А.М | Микроконтроллеры для систем автоматизации : учебное пособие | | Вологда: Инфра-Инженерия, 2016, http://biblioclub.ru/index.php?page=book&id=444183 |

6.1.3. Методические разработки

| | Авторы, составители | Заглавие | Библиотека | Издательство, год, эл. адрес |
|--|---------------------|----------|------------|------------------------------|
|--|---------------------|----------|------------|------------------------------|

| | Авторы, составители | Заглавие | Библиотека | Издательство, год, эл. адрес |
|------|------------------------------|--|------------|--|
| ЛЗ.1 | Хусаинов Р.З., Качалов А.В. | Программирование микроконтроллера ATmega 8535 на ассемблере: Методические указания к выполнению лабораторных работ | | Челябинск, Учтех-Профи, 2013, www.nf.misis.ru |
| ЛЗ.2 | Алиев М. Т. , Буканова Т. С. | Микропроцессоры и микропроцессорные системы управления. 8-разрядные процессоры семейства AVR: лабораторный практикум | | Йошкар-Ола: Поволжский государственный технологический университет, 2016 , https://biblioclub.ru/index.php?page=book_red&id=459452 |
| ЛЗ.3 | Басков С.Н. | Основы микропроцессорной техники: Методические указания для выполнения курсовой работы | | НФ НИТУ МИСиС, 2016, https://lms.misis.ru |

6.2. Перечень ресурсов информационно-телекоммуникационной сети «Интернет»

| | | |
|----|---|--------------------------|
| Э1 | официальный сайт компании Atmel | www.atmel.com |
| Э2 | Основы микропроцессорной техники | https://lms.misis.ru |
| Э3 | Российская научная электронная библиотека | www.elibrary.ru |
| Э4 | НФ НИТУ МИСиС | www.nf.misis.ru |
| Э5 | КиберЛеника | https://cyberleninka.ru/ |

6.3 Перечень программного обеспечения

| | |
|-----|--|
| П.1 | ПО Mathcad 14.0 University Classroom Perpetual |
| П.2 | ПО Micro-Cap 10 Evaluation |
| П.3 | ПО Microsoft Teams |
| П.4 | ПО Zoom |
| П.5 | ПО MATLAB & Simulink |

6.4. Перечень информационных справочных систем и профессиональных баз данных

| | |
|-----|--|
| И.1 | 1. http://кафедра-ээ.рф/ - сайт кафедры «Электроэнергетика излекроехника». |
| И.2 | 2. www.atmel.com – официальный сайт компании Atmel. |
| И.3 | 3. http://www.gaw.ru/ - справочник по электронным компонентам. |

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ

| Ауд. | Назначение | Оснащение |
|------|--|---|
| 139 | Учебная лаборатория (компьютерный класс) Кабинет курсового и дипломного проектирования, самостоятельной работы обучающихся | Компьютер в сборе, 13 шт. Колонки Genius SP-S110, 1 шт. Проектор Acer с потолочным креплением P5206(3D), 1 шт. Экран Lumien Eco Picture 200x200 см, 1 шт. Коммутатор D-Link 16порт, 1 шт. Веб-камера Logitech, 1 шт. Стол компьютерный, 12 шт. Стол ученический, 7 шт. Стул ученический, 25 шт. |

8. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ

В процессе изучения дисциплины выделяют два вида самостоятельной работы: - аудиторная; - внеаудиторная. Аудиторная самостоятельная работа по дисциплине выполняется на учебных занятиях под руководством преподавателя. Внеаудиторная самостоятельная работа - планируемая учебная работа обучающимся, выполняемая во внеаудиторное время по заданию и при методическом руководстве преподавателя, но без его непосредственного участия. Самостоятельная работа, не предусмотренная программой учебной дисциплины, раскрывающей и конкретизирующей ее содержание, осуществляется обучающимся инициативно, с целью реализации собственных учебных и научных интересов. Для более эффективного выполнения самостоятельной работы по дисциплине преподаватель рекомендует источники для работы, характеризует наиболее рациональную методику самостоятельной работы, демонстрирует ранее выполненные обучающимися работы и т. п. Виды заданий для внеаудиторной самостоятельной работы, их содержание и характер могут иметь вариативный и дифференцированный характер, учитывать индивидуальные особенности обучающегося. Самостоятельная работа может осуществляться индивидуально или группами студентов online (работа в электронной информационно-образовательной среде НИТУ «МИСиС» (ЭИОС), частью которой непосредственно предназначена для осуществления образовательного процесса является Электронный образовательный ресурс LMS Canvas.) и на занятиях в зависимости от цели, объема, конкретной тематики самостоятельной работы, уровня сложности. Возможно проведение

синхронной работы со студентами с использованием Microsoft Teams или Zoom. Контроль результатов внеаудиторной самостоятельной работы осуществляется в пределах времени, отведенного на обязательные учебные занятия по дисциплине на практических, лабораторных занятиях.