

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Котова Лариса Анатольевна
Должность: Директор филиала
Дата подписания: 17.08.2024 10:38:24
Уникальный программный ключ:
10730ffe6b1ed036b744b6e9d97700b86e5c04a7

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение
высшего образования
«Национальный исследовательский технологический университет «МИСИС»
Новотроицкий филиал

Аннотация рабочей программы дисциплины

Основы микропроцессорной техники

Закреплена за подразделением Кафедра математики и естествознания (Новотроицкий филиал)

Направление подготовки 09.03.03 Прикладная информатика

Профиль

Квалификация **Бакалавр**

Форма обучения **заочная**

Общая трудоемкость **3 ЗЕТ**

Часов по учебному плану	108	Формы контроля на курсах: зачет с оценкой 5
в том числе:		
аудиторные занятия	20	
самостоятельная работа	84	
часов на контроль	4	

Распределение часов дисциплины по курсам

Курс	5		Итого	
	уп	рп		
Лекции	8	8	8	8
Лабораторные	6	6	6	6
Практические	6	6	6	6
Итого ауд.	20	20	20	20
Контактная работа	20	20	20	20
Сам. работа	84	84	84	84
Часы на контроль	4	4	4	4
Итого	108	108	108	108

1. ЦЕЛИ ОСВОЕНИЯ

1.1	Формирование знаний о принципах построения микропроцессорных систем (МПС), микропроцессоров и микроконтроллеров, их функционирования, приобретения навыков программирования, моделирования и отладки электронных устройств на микроконтроллерах.
1.2	Задачи: формирование у студентов необходимых знаний в области построения микропроцессорной базы и анализ команд, используемых при настройке микропроцессоров.

2. МЕСТО В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Блок ОП:		Б1.В.ДВ.06
2.1	Требования к предварительной подготовке обучающегося:	
2.1.1	Интеллектуальные технологии в металлургии	
2.1.2	Интеллектуальные технологии в энергетике	
2.1.3	Моделирование металлургических процессов с использованием современных программных продуктов	
2.1.4	Управление техническими системами	
2.1.5	Электротехника, электроника и схемотехника	
2.1.6	Вычислительные системы, сети и телекоммуникации	
2.1.7	Языки программирования	
2.1.8	Информатика	
2.2	Дисциплины (модули) и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:	

3. РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ, СООТНЕСЕННЫЕ С ФОРМИРУЕМЫМИ КОМПЕТЕНЦИЯМИ

ПК-1: Способен выполнять работы по критическому анализу функционирования технических систем, выявлять объекты информатизации и осуществлять работу по созданию или совершенствованию информационной системы	
Знать:	
ПК-1-31 - методы и технические средства эксплуатационных испытаний и диагностики для микропроцессорных систем.	
ОПК-2: Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности	
Знать:	
ОПК-2-31 – принципы построения и способы реализации микропроцессорных систем управления электроприводов;	
ПК-1: Способен выполнять работы по критическому анализу функционирования технических систем, выявлять объекты информатизации и осуществлять работу по созданию или совершенствованию информационной системы	
Уметь:	
ПК-1-У1 - оценивать технического состояние и остаточный ресурс микропроцессорных систем.	
ОПК-2: Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности	
Уметь:	
ОПК-2-У1 – применять полученные знания в профессиональной деятельности;	
ПК-1: Способен выполнять работы по критическому анализу функционирования технических систем, выявлять объекты информатизации и осуществлять работу по созданию или совершенствованию информационной системы	
Владеть:	
ПК-1-В1 - методами составления технической документации по обеспечению микропроцессорных систем.	
ОПК-2: Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности	
Владеть:	
ОПК-2-В1 – способами совершенствования профессиональных знаний и умений путем использования информационной среды;	

4. СТРУКТУРА И СОДЕРЖАНИЕ

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Формируемые индикаторы компетенций	Литература и эл. ресурсы	Примечание	КМ	Выполняемые работы
-------------	---	----------------	-------	------------------------------------	--------------------------	------------	----	--------------------

	Раздел 1. Раздел 1. Микроконтроллеры. Общие сведения							
1.1	Обзор микроконтроллеров фирмы SIEMENS. Система обозначений микроконтроллеров SIEMENS. Архитектура микроконтроллера SIEMENS. Архитектура ядра микроконтроллера SIEMENS. Цоколевка микроконтроллера SIEMENS. Структурная схема микроконтроллера SIEMENS /Лек/	5	2	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5		КМ3	
1.2	Система обозначений микроконтроллеров SIEMENS. Цоколевка микроконтроллера ATmega8535 /Пр/	5	2	ОПК-2-У1 ОПК-2-В1 ПК-1-У1 ПК-1-В1	Л1.2Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
1.3	Знакомство со средой программирования TIA Portal /Лаб/	5	2	ОПК-2-У1 ОПК-2-В1 ПК-1-У1 ПК-1-В1	Л1.2Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5		КМ1	Р1
1.4	Анализ альтернативных микроконтроллеров других производителей. Исследование пинов микроконтроллера SIEMENS. Дисассемблирование программного кода на базе TIA Portal /Ср/	5	10	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5		КМ1	Р1
	Раздел 2. Раздел 2. Регистры							
2.1	Память программ. Оперативная память. Энергонезависимая память данных. Работа с портами ввода-вывода. Регистр состояния SREG. Флаги регистра SREG. /Лек/	5	2	ОПК-2-31 ПК-1-31	Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5		КМ3	
2.2	Работа с портами ввода-вывода Регистр состояния SREG /Пр/	5	2	ОПК-2-У1 ОПК-2-В1 ПК-1-У1 ПК-1-В1	Л1.1 Л1.2Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
2.3	Разработка релейных управляющих программ /Лаб/	5	4	ОПК-2-У1 ОПК-2-В1 ПК-1-У1 ПК-1-В1	Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5		КМ2	Р2
2.4	Память программ. Память данных. Счетчик команд и выполнение программы. Команды условного и безусловного перехода. Таблица векторов и обработка прерываний. /Ср/	5	10	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5		КМ2	Р2
	Раздел 3. Раздел 3. Таймеры							

3.1	8-битный таймер-счетчик Т0. 16-битный таймер-счетчик Т1. 8-битный таймер-счетчик Т2. Сторожевой таймер прерывания. Внешние прерывания. Режимы пониженного энергопотребления. Тактирование микроконтроллера. Генератор с внешним резонатором. Низкочастотный кварцевый генератор. Внешний сигнал синхронизации. Генератор с внешней RC-цепочкой. Внутренний калиброванный RC-генератор. Аналоговый компаратор /Лек/	5	2	ОПК-2-31 ПК-1-31	Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5		КМ3	
3.2	8-битный таймер-счетчик Т0 16-битный таймер-счетчик Т1. 8-ми разрядные таймеры в режиме широтно-импульсной модуляции /Пр/	5	2	ОПК-2-У1 ОПК-2-В1 ПК-1-У1 ПК-1-В1	Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
3.3	Выполнение контрольной работы /Ср/	5	10	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Л3.3 Э1 Э2 Э3 Э4 Э5		КМ3	
	Раздел 4. Раздел 4. Индикация							
4.1	Аналого-цифровой преобразователь. Семисегментный индикатор. /Лек/	5	2	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5		КМ3	
4.2	Семисегментный индикатор Динамическая индикация символов /Ср/	5	10	ОПК-2-31 ПК-1-31	Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5		КМ3	
4.3	Индикация. Основы обработки информационных сигналов для индикации элемента /Ср/	5	10	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Л3.3 Э1 Э2 Э3 Э4 Э5		КМ3	
4.4	Подготовка к зачету /Ср/	5	34	ОПК-2-31 ПК-1-31	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5		КМ3	